



## PROBLEMA 1.2

Es tenen els continguts de registres i de memòria que figuren a continuació en hexadecimal:

REGISTRES:	MEMORIA:			
Registre	valor	@simbòlica	@lògica valor	@lògica valor
EAX:00001000		A: DS:0500 00	DS:0505 05	DS:050A 0A
EBX:00010010		B: DS:0501 01	DS:0506 06	DS:050B 0B
ECX:00000501		C: DS:0502 02	DS:0507 07	DS:050C 0C
EDX:000000FF		DS:0503 03	DS:0508 08	DS:050D 0D
ESP:0000050E		DS:0504 04	DS:0509 09	DS:050E 0E

Tenint en compte que les variables A i B estan definides com a byte, la variable C com word, i que SS conté el mateix valor que DS, digues com es modifiquen els continguts dels registres i posicions de memòria anteriors després d'executar els següents grups de instruccions (per cada apartat es suposa el mateix estat inicial).

a)

```
MOV AL, B
MOV A, AL
```

b)

```
MOV BX, C
ADD EBX, DWORD PTR A
```

c)

```
IMUL BX
DEC EDX
```

### PROBLEMA 1.3

Donada la següent declaració en Turbo-Assembler:

```
N    EQU    2
X    dw    4h
V    dd    -12, 4321h, 8765h, N*1000, X
```

i suposant que la variable X està a l'adreça lògica 100h:200h, i V està a continuació, ompliu la següent taula amb els continguts de memòria (en hexadecimal). A les posicions que no es pugui saber què hi ha, poseu el byte 0ACh:

Adreça lògica	Valor	Adreça lògica	Valor	Adreça lògica	Valor
100h:200h		100h:208h		100h:210h	
100h:201h		100h:209h		100h:211h	
100h:202h		100h:20Ah		100h:212h	
100h:203h		100h:20Bh		100h:213h	
100h:204h		100h:20Ch		100h:214h	
100h:205h		100h:20Dh		100h:215h	
100h:206h		100h:20Eh		100h:216h	
100h:207h		100h:20Fh		100h:217h	

Indiqueu l'adreça física de X i V (adreça que genera el processador a partir del selector de segment i el desplaçament).

X: \_\_\_\_\_

V: \_\_\_\_\_